PRICE AND GESS

ATTORNEYS AT LAW

2100 S.E. MAIN STREET, SUITE 250

IRVINE, CALIFORNIA 92614-6238

A PROFESSIONAL CORPORATION TELEPHONE: (949) 261-8433 FACSIMILE: (949) 261-9072 FACSIMILE: (949) 261-1726

e-mail: jwp@pgpatentlaw.com

OF COUNSEL JAMES F. KIRK

MICHAEL J. MOFFATT

GORDON E. GRAY III

BRADLEY D. BLANCHE

JOSEPH W. PRICE

ALBIN H. GESS

PRIORITY DOCUMENT - JAPAN 2001-002179

Applicant(s):

Eiji Takahashi et al.

Title:

MULTILAYER BOARD IN WHICH WIRING OF

SIGNAL LINE THAT REQUIRES TAMPER-

RESISTANCE IS COVERED BY COMPONENT OR FOIL, DESIGN APPARATUS, METHOD, AND PROGRAM FOR THE MULTILAYER BOARD, AND

MEDIUM RECORDING THE PROGRAM

Docket No.:

NAK1-BQ83

"EXPRESS MAIL" MAILING

LABEL NO. EV 031285254 US

DATE OF DEPOSIT: December 20, 2001

Eiji Takahashi et al

日本国特許庁 JAPAN PATENT OFFICE NAK1-BQ83



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2001年 1月10日

出願番号

Application Number:

特願2001-002179

出 願 人 Applicant(s):

松下電器産業株式会社

2001年11月 9日

特 許 庁 長 官 Commissioner, Japan Patent Office





【書類名】

特許願

【整理番号】

2022520420

【提出日】

平成13年 1月10日

【あて先】

特許庁長官殿

【国際特許分類】

H05K 1/00

G06F 15/60370

【発明者】

【住所又は居所】 大阪府門真市大字門真1006番地 松下電器産業株式

会社内

【氏名】

高橋 英治

【発明者】

【住所又は居所】 大阪府門真市大字門真1006番地 松下電器産業株式

会社内

【氏名】

福本 幸弘

【発明者】

【住所又は居所】 大阪府門真市大字門真1006番地 松下電器産業株式

会社内

【氏名】

齊藤 義行

【発明者】

【住所又は居所】 大阪府門真市大字門真1006番地 松下電器産業株式

会社内

【氏名】

柴田 修

【発明者】

【住所又は居所】 大阪府門真市大字門真1006番地 松下電器産業株式

会社内

【氏名】

谷本 真一

【発明者】

【住所又は居所】 大阪府門真市大字門真1006番地 松下電器産業株式

会社内

【氏名】

中山 武司

【特許出願人】

【識別番号】

000005821

【氏名又は名称】

松下電器産業株式会社

【代理人】

【識別番号】

100097445

【弁理士】

【氏名又は名称】

岩橋 文雄

【選任した代理人】

【識別番号】

100103355

【弁理士】

【氏名又は名称】

坂口 智康

【選任した代理人】

【識別番号】

100109667

【弁理士】

【氏名又は名称】

内藤 浩樹

【手数料の表示】

【予納台帳番号】

011305

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】

9809938

【書類名】 明細書

【発明の名称】 耐タンパ性を有する多層基板、及び、耐タンパ性配置配線方法と装置、及び、耐タンパ性配線チェック装置

【特許請求の範囲】

【請求項1】 耐タンパ性を要する箔若しくはビアを表層に有する多層基板であって、

前記耐タンパ性を要する表層の箔若しくはビアは全て前記多層基板上の部品の 表層の部品領域内に位置することを特徴とする多層基板。

【請求項2】 前記耐タンパ性を要する信号線の内層にある箔およびビアがプレーンあるいは配線パターンによって挟まれていることを特徴とする、請求項1 記載の多層基板。

【請求項3】 耐タンパ性を要する信号の配線方法であって、

多層基板の表層の、

第1の部品配置面に配置された部品の部品領域を第1の表層配線可能領域とする第1の表層配線可能領域設定ステップと、

第2の部品配置面に配置された部品の部品領域を第2の表層配線可能領域とする第2の表層配線可能領域設定ステップと、

前記第1の表層配線可能領域と前記第2の表層配線可能領域の重複する領域及 び内層をビア可能領域とするビア可能領域設定ステップと、

内層を配線可能領域とする内層配線可能領域設定ステップと、

前記第1の表層配線可能領域と、

前記第2の表層配線可能領域と、

前記ビア可能領域と、

前記内層配線可能領域内でのみ配線を行う耐タンパ性配線ステップと、

を備えることを特徴とする配線方法。

【請求項4】 耐タンパ性を要する信号の配線装置であって、

少なくとも基板情報と、部品情報と、端子情報と、ネット情報と、設計基準情報とを格納した設計情報記憶手段と、

多層基板の表層の、

第1の部品配置面に配置された部品の部品領域を第1の表層配線可能領域とする第1の表層配線可能領域設定手段と、

第2の部品配置面に配置された部品の部品領域を第2の表層配線可能領域とする第2の表層配線可能領域設定手段と、

前記第1の表層配線可能領域と前記第2の表層配線可能領域の重複する領域を ビア可能領域とするビア可能領域設定手段と、

内層を内層配線可能領域とする内層配線可能領域設定手段と、

前記第1の表層配線可能領域と、

前記第2の表層配線可能領域と、

前記ビア可能領域と、

前記内層配線可能領域内でのみ配線を行う耐タンパ性配線手段と、

を具備することを特徴とする配線装置。

【請求項5】 耐タンパ性を要する信号を有するプリント基板の配置配線方法であって、

前記信号に接続する部品を検出する耐タンパ性部品検出ステップと、

前記耐タンパ性部品を配置する耐タンパ性部品配置ステップと、

前記信号の配線を行う耐タンパ性信号配線ステップと、

耐タンパ性を要する信号配線の表層の箔及びビアの領域を耐タンパ性表層配線 領域とする耐タンパ性表層配線領域設定ステップと、

前記耐タンパ性表層配線領域上に優先的に残り部品を配置する残り部品配置ステップと、

を備えることを特徴とする配置配線方法。

【請求項6】 耐タンパ性を要する信号を有するプリント基板の配置配線装置 であって、

少なくとも基板情報と、部品情報と、端子情報と、ネット情報と、設計基準情報とを格納した設計情報記憶手段と、

前記信号に接続する部品を検出する耐タンパ性部品検出手段と、

前記耐タンパ性部品を配置する耐タンパ性部品配置手段と、

前記信号の配線を行う耐タンパ性信号配線手段と、

耐タンパ性を要する信号配線の表層の箔及びビアの領域を耐タンパ性表層配線 領域とする耐タンパ性表層配線領域設定手段と、

前記耐タンパ性表層配線領域上に優先的に残り部品を配置する残り部品配置手 段と、

を具備することを特徴とする配置配線装置。

【請求項7】 ベタ面層間の配線層を検出するベタ面層間配線層検出ステップと、

前記べタ面層間配線層検出ステップによって検出された配線層を耐タンパ性配線層とする耐タンパ性配線層設定ステップと、

前記耐タンパ性配線層設定ステップによって決定された耐タンパ性配線層で耐タンパ性を要する信号の配線を行う耐タンパ性層間配線ステップと、

を備えることを特徴とする配線方法。

【請求項8】 耐タンパ性を要する信号を有するプリント基板の配置配線装置であって、

少なくとも基板情報と、部品情報と、端子情報と、ネット情報と、設計基準情報とを格納した設計情報記憶手段と、

ベタ面層間の配線層を検出するベタ面層間配線層検出手段と、

前記べタ面層間配線層検出手段によって検出された配線層を耐タンパ性配線層 とする耐タンパ性配線層設定手段と、

前記耐タンパ性配線層設定手段によって決定された耐タンパ性配線層で耐タンパ性を要する信号の配線を行う耐タンパ性層間配線手段と、

を具備することを特徴とずる配線装置。

【請求項9】 内層での耐タンパ性配線領域を検出する耐タンパ性配領域層検 出ステップと、

耐タンパ性配線層の上層および下層の配線層を検出する耐タンパ性プレーン層 検出ステップと、

前記耐タンパ性プレーン層に耐タンパ性配線層領域を含むプレーンを発生する 耐タンパ性プレーン発生ステップと、

を備えることを特徴とする配線方法。

【請求項10】 内層での耐タンパ性配線領域を検出する耐タンパ性配領域層 検出手段と、

耐タンパ性配線層の上層および下層の配線層を検出する耐タンパ性プレーン層 検出手段と、

前記耐タンパ性プレーン層に耐タンパ性配線層領域を含むプレーンを発生する 耐タンパ性プレーン発生手段と、

を具備することを特徴とする配線装置。

【請求項11】 耐タンパ性を要する信号線の表層の箔又はビア上に、部品が 配置されていないことを検出する露出配線検出手段と、

前記露出配線検出手段によって検出された露出配線の情報を生成する露出配線 情報生成手段と、

前記露出配線検出手段によって検出された露出配線の情報を出力する露出配線 情報出力手段とを具備する耐タンパ性配線チェック装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、耐タンパ性を要する基板、及びその配置配線方法、及びそれを実現する装置に関する。

[0002]

【従来の技術】

近年、ディジタル情報技術の進展とディジタル情報通信インフラの爆発的な普及によって音楽、画像、映像、ゲームなどのコンテンツをディジタル情報として 処理することが一般的になってきた。

[0003]

ディジタル情報化されたコンテンツは、通信の傍受、盗聴、なりすましなどによる不正入手や、受信したデータを記憶した記録媒体における違法複製、違法改ざんなどの不正行為が可能であるために、それらのコンテンツの著作権者の権利や流通業者の利益を保護したセキュリティシステムを確立することが課題となり、ディジタル情報化された著作物の保護技術が必要となる。

[0004]

通信媒体によるセキュリティ技術については従来より種々なものが知られており、その多くは正規システムの判別、データスクランブルを暗号化/認証技術などで実現するものであり、代表的なものとして著作物の保護を要する機密データが格納されている機密データ記憶領域にアクセスする際に、機器間で乱数と応答値の交換を行なって相互に正当性を認証し合い、正当である場合のみアクセスを許可するチャレンジレスポンス型の相互認証技術がある。また、機密データの通信には相互認証に乱数あるいは応答値を用いた暗号通信を行い、不正解読を防止する。

[0005]

また半導体におけるセキュリティ技術として、例えばICカード内部のICチップ等を樹脂で包含する等の対策が施されている。

[0006]

なお、ここでは、情報に対する不正アクセスの困難性を耐タンパ性という。

[0007]

【発明が解決しようとする課題】

基板におけるセキュリティ性の観点からすれば、ディジタル情報を伝送する信号線はプロービングの困難性が条件の一つとなる。ディジタル信号化された情報は、信号をプロービングし、その論理を判別することさえ出来れば同一品質の情報を容易に再現することが可能である。基板上で信号を読み取る、つまりプロービングが困難であればあるほど、外部からの不正なアクセスによるディジタル情報の解析および複製は困難となり、プロービングが容易であればあるほど、信号の抽出が容易となり、解析や複製が容易となる。

[0008]

耐タンパ性を増加させる理想的な手段としては、全てを1チップのICとし、基板上に機密情報信号が流れないようにすることであるが、製造コストの肥大化や、既製のICを使用することができない等の問題がある。

[0009]

また、従来技術を基板に適用する場合、暗号化/認証技術はそれを実現するた

めのロジックを、ディジタル情報を扱うすべてのLSIに組み込む必要があり、樹脂による封しを基板に適用するとなると、基板上のチップ及び配線のすべてをケアしなければならず、現状の技術及びコストの点からみて非現実的である。

[0010]

そのため、全ての信号を完全に隠蔽することは非常に困難である。

[0011]

そこで、プロービングの困難性を増すために、経済的に耐タンパ性を向上させる基板及び設計方法が必要となる。

[0012]

【課題を解決するための手段】

以上のような課題を解決するために本発明の基板は、

耐タンパ性を要する信号配線の表層にある箔及びビアが全て前記多層基板上の 部品の表層の部品領域内にあることを特徴とする、

また、

前記耐タンパ性を要する信号線の内層にある箔およびビアがプレーンによって 挟まれていることを特徴とすることにより、上記目的を有する基板が得られる。

[0013]

また、本発明の配置配線方法及び装置は、

多層基板の表層の、

第1の部品配置面に配置された部品の部品領域を第1の表層配線可能領域とし

第2の部品配置面に配置された部品の部品領域を第2の表層配線可能領域とし

前記第1の表層配線可能領域と前記第2の表層配線可能領域の重複する領域を ビア可能領域とし、

内層を内層配線可能領域とし、

前記第1の表層配線可能領域と、

前記第2の表層配線可能領域と、

前記ビア可能領域と、

前記内層配線可能領域内でのみ配線を行う、

また、

耐タンパ性を要する信号に接続する部品を抽出し、

前記部品を配置し、

前記信号の配線を行い、

前記信号の配線の表層の箔及びビアの領域を耐タンパ性表層配線領域とし、

前記耐タンパ性表層配線領域中の前記表層の箔又はビアが存在する面に配置された部品の表層の部品領域を含まない領域を耐タンパ性配置領域とし、

前記耐タンパ性配置領域上に部品を配置する、

また、

ベタ面層間の配線層を検出し、

前記配線層を耐タンパ性配線層とし、

前記耐タンパ性配線層で耐タンパ性を要する信号の配線を行う、

また、

内層での耐タンパ性配線領域を検出し、

前記耐タンパ性配線層の上層および下層の配線層を検出し、

前記配線層に耐タンパ性配線層領域を含むプレーンを発生する、

また、

耐タンパ性を要する信号線の表層の箔又はビア上に、部品が配置されていない ことを検出し、

検出された配線の情報を出力する、

手段を備えたものである。

[0014]

【発明の実施の形態】

以下に本発明の原理と実施の形態を添付の図面を用いて説明する。

[0015]

(実施の形態1)

図1は、一実施の形態における多層基板を説明する図である。

[0016]

本実施の形態では、6層多層基板で実施した場合を説明する。

[0017]

図1の基板は、表層である第1層116、第6層121と、内層である第2層117、第3層118、第4層119、第5層120を有する6層基板であり、部品101のピン102と部品114のピン115とを結ぶ耐タンパ性を要する信号が表層の配線103、ビア104、第3層118の配線111、ビア105、第4層の配線112、ビア106、第6層の配線113で配線されている。部品107、108、109、110は、耐タンパ性を要する信号の表層の配線およびビアを覆うように配置されており、表層の配線103、113およびビア104、105、106の表層の部分はすべて基板上に配置された部品の部品領域内にある。

[0018]

以上のように、本実施の形態による多層基板は、耐タンパ性を要する信号配線 の表層にある箔及びビアが全て多層基板上の部品の表層の部品領域内にあること で、プロービングが困難となり、耐タンパ性が増すという効果がある。

[0019]

なお、本実施の形態では、ビアとして貫通ビアのみを使用した場合を示しているが、層間ビアを使用する場合には表層に接続されるビアの表層の部分がすべて 基板上に配置された部品の部品領域内にあればよい。

[0020]

また、本実施の形態では6層基板としているが、多層基板としては2層以上であればよい。

[0021].

(実施の形態2)

図2は、実施の形態2における多層基板を説明する図である。同図において図 1と同じ符号の構成要素は同一なため、説明を省略し、以下異なる点を中心に説 明する。本実施の形態では、例として6層多層基板で実施した場合を説明する。

[0022]

内層の配線の111、112は、上下をプレーン201、202によって挟ま

れている。

[0023]

以上のように、本実施の形態による多層基板は、内層に配線された信号線がプレーンによって挟まれることで、シールド効果により磁界プローブなどを用いた 非接触プロービングに対する耐タンパ性が増すという効果がある。

[0024]

なお、プレーン201は内層の配線111、112よりも上の層であればよく 、例えば第1層116であってもよい。

[0025]

また、プレーン202は内層の配線111、112よりも下の層であればよく 、例えば第6層121であってもよい。

[0026]

(実施の形態3)

図3は、本発明の実施の形態3における構成を示すブロック図である。

[0027]

図3の装置は、コマンド入力部301、データ入力部302、コマンド入力解析部303、表層配線可能領域設定部304、ビア可能領域設定部305、内層配線可能領域設定部306、耐タンパ性配線部307、設計情報記憶部308、表示部309を備える。

[0028]

コマンド入力部301はキーボード、マウスなどユーザ操作による各種設計コマンドの入力を受け付ける。

[0029]

データ入力部302は、回路図作成CAD装置などにより作成された回路図情報などを入力する。

[0030]

コマンド入力解析部303はコマンド入力部301に入力された設計コマンド を解析して、そのコマンド種別を判定する。設計コマンドには、部品配置コマンド、配線コマンドなどがある。

[0031]

設計情報記憶部308はデータ入力部302から入力された回路図情報や、基板情報、層構成情報、部品情報、接続情報、信号情報、設計基準情報など、配線基板の設計に必要な設計情報を記憶する。

[0032]

表示部309は、設計すべき配線基板の設計過程に応じた表示画面を表示する

[0033]

表層配線可能領域設定部304は、表層に配置された部品の部品領域を、部品が配置された層における表層配線可能領域として設定する。

[0034]

ビア可能領域設定部305は、便宜上多層基板の表面とする第1の表層と、裏面とする第2の表層における表層配線可能領域の重複する領域を抽出し、耐タンパ性を要する信号の配線に使用されるビアを挿入することを許可するビア可能領域として設定する。

[0035]

内層配線可能領域設定部306は、多層基板の内層にある配線層を内層配線可 能領域として設定する。

[0036]

耐タンパ性配線部307は、耐タンパ性を要する信号に関しては、表層配線可能領域と、ビア可能領域と、内層配線可能領域でのみ配線を行い、その他の配線に関しては配線可能な領域で配線を行う。

[0037]

図4は実施の形態3の処理の流れを示すものである。同図はコマンド入力部3 01、データ入力部302により設計情報記憶部308に基板情報や設計情報が 入力された後の処理を表し、既に部品が配置された状態としている。図5に例と して当該多層基板の一部について部品配置が既に終了した後の状態を示す。図5 (a) は多層基板の断面図であり、図5(b) は上から見た図である。

[0038]

この時の部品の配置方法は従来のCAD装置にある方法でも構わないし、設計者がコマンド入力部101より指示しても構わない。

[0039]

表層配線可能領域設定部304は、基板の表層である第1層513に配置された部品501、503、505の部品領域を、第1層513における表層配線可能領域502、504、506とし、また、第1層513の反対面であり、同じく基板の表層である第6層518に配置された部品507、509、511の部品領域を第6層における表層配線可能領域508、510、512として設定する(ステップ401)。

[0040]

ビア可能領域設定部305は、第1層の表層配線可能領域502、504、506と、第6層の表層配線可能領域508、510、512の重複する領域をビア可能領域519、520、521として設定する(ステップ402)。

[0041]

内層配線可能領域設定部306は、内層である第2層514、第3層515、 第4層516、第5層517を内層配線可能領域522として設定する(ステップ403)。

[0042]

耐タンパ性配線部は、耐タンパ性を要する信号525の配線を、表層配線可能 領域502、504、506、508、510、512及び、ビア可能領域51 9、520、521及び、内層配線可能領域522内でのみ行う(ステップ40 4)。

[0043]

以上のように、本実施の形態による配線方法および配線装置は、多層基板の設計において、配置が完了した状態から配線を行うときに、配置された部品の直下で表層の配線を行うことで、プロービングが困難な、耐タンパ性のある基板の設計を行うことができるという効果がある。

[0044]

なお、耐タンパ性を要する信号の指定については、設計情報記憶部308に記

憶されていてもよいし、コマンド入力部301より指定してもよいし、耐タンパ 性配線を行う信号を指定する情報が記述されたファイルをデータ入力部302よ り入力してもよい。

[0045]

また、配線は手動で行っても良いし、自動で配線を行う場合、その配線アルゴリズムは指定された配線設計基準を満たすように配線するアルゴリズムであれば、例えば迷路法など従来の物で良い。

[0046]

(実施の形態4)

図6は、本発明の実施の形態4における構成を示すブロック図である。同図において図3のブロック図と同じ符号の構成要素は同一なため、説明を省略し、以下異なる点を中心に説明する。

[0047]

図6において、601は耐タンパ性部品検出部、602は耐タンパ性部品配置部、603は耐タンパ性信号配線部、604は耐タンパ性表層配線領域検出部、605は残り部品配置部である。

[0048]

耐タンパ性部品検出部601は、耐タンパ性を要する信号線に接続する部品を 検出する。

[0049]

耐タンパ性部品配置部602は、部品検出部にて検出された耐タンパ性を要する信号に接続する部品を配置する。

[0050]

耐タンパ性信号配線部603は、耐タンパ性を要する信号の配線を行う。

[0051]

耐タンパ性表層配線領域検出部604は、耐タンパ性信号配線部603で配線 された耐タンパ性を要する信号の配線の表層の箔及びビアの領域を耐タンパ性表 層配線領域として検出する。

[0052]

残り部品配置部605は、耐タンパ性表層配線領域検出部604で検出された 耐タンパ性表層配線領域上に優先的に残り部品を配置する。

[0053]

図7は実施の形態4の処理の流れを示すものである。同図において図4に示す 流れ図と処理内容が同一な部分は説明を省略し、以下図4と異なる点を中心に説 明する。

. [0054]

図8に例として、当該基板の一部を示す。図8(a)においては、基板は4層であり、表層である第1層には部品801が配置され、第1層の反対側の表層である第4層には部品803が配置され、部品801が有するピン802および、部品803が有するピン804は、耐タンパ性を要する信号に接続するピンであり、ピン802とピン804間の配線は、第1層の表層配線805、806、表層配線806と内層である第2層を接続する貫通ビア807、第2層の内層配線808、第2層と第4層の表層配線810を接続する貫通ビア809によって行われる。

[0055]

耐タンパ性部品検出部601は、耐タンパ性を要する信号に接続する部品80 1及び803を検出する(ステップ701)。

[0056]

耐タンパ性部品配置部602は、耐タンパ性部品検出部601で検出された耐タンパ性を要する信号に接続される部品801及び803を配置する。このとき、部品801、803は、設計条件を満たす様に配置するならば、基板上のどこに配置してもよい(ステップ702)。

[0057]

耐タンパ性信号配線部603は、ピン802とピン804間を配線する。配線は手動で行っても良いし、自動で配線を行う場合は、その配線アルゴリズムは指定された配線設計基準を満たすように配線するアルゴリズムであれば、例えば迷路法など従来の物で良い(ステップ703)。

[0058]

耐タンパ性表層配線領域検出部604は、耐タンパ性信号配線部603で行われた耐タンパ性を要する信号の配線の、第1層の表層配線805、806と、ビア807、809と、第4層の表層配線810と、を耐タンパ性表層配線領域として検出する(ステップ704)。

[0059]

図8(b)はステップ704に引き続き、ステップ705以降のステップを説明する図である。同図において、図8(a)と同じ符号をもつ要素は同一であるため、説明を省略し、以下異なる点を中心に説明する。

[0060]

図8(b)において、811は、第1層の耐タンパ性配置領域であり、812 は第1層及び第4層の耐タンパ性配置領域であり、813は第4層の耐タンパ性 配置領域である。

[0061]

図8(c)において、814は、第1層の耐タンパ性表層配線領域811、8 12を覆うように配置された部品であり、815は、第4層の耐タンパ性表層配 線領域812を覆うように配置された部品であり、816は第1層の耐タンパ性 表層配線領域813を覆うように配置された部品である。

[0062]

残り部品配置部605は、耐タンパ性を要する信号の配線の表層配線805、806、810及び表層のビア807、809が有する領域上に優先的に部品を配置する。実際には、耐タンパ性表層配線領域805、806、810、807、809のうち、配線が存在する層にすでに部品801が配置され、その部品領域に重なる領域に部品を配置することはできないため、耐タンパ性表層配線領域811、812を覆うようにして耐タンパ性表層配線領域811が存在する第1層に部品814を配置し、耐タンパ性表層配線領域812を覆うようにして耐タンパ性表層配線領域812が存在する第4層に部品815を配置し、耐タンパ性表層配線領域813が存在する第4層に部品815を配置し、耐タンパ性表層配線領域813を覆うようにして耐タンパ性表層配線領域813が存在する

[0063]

以上のように、本実施の形態による配置配線方法及び配置配線装置は、耐タンパ性を要する信号線に接続する部品を配置し、耐タンパ性を要する配線を行ってから、表層にある配線を隠すようにその他の部品を配置することで、耐タンパ性のある基板の設計を行うことができるという効果がある。

[0064]

なお、耐タンパ性部品配置部602において、図8(d)に示すように耐タンパ性を要する信号に接続する部品801を第1層に配置し、部品801の部品領域を含むように部品803を第6層に配置するようにしてもよい。

[0065]

(実施の形態5)

図9は、本発明の実施の形態5における構成を示すブロック図である。同図において図3のブロック図と同じ符号の構成要素は同一なため、説明を省略し、以下異なる点を中心に説明する。

[0066]

図9において、901はベタ面層間配線層検出部、902は耐タンパ性配線層 設定部、903は耐タンパ性層間配線部、である。

[0067]

ベタ面層間配線層検出部901は、ベタ面層が2層以上あった場合に、ベタ面層間に配線層が存在するかどうかを検出する。

[0068]

耐タンパ性配線層決定部902は、ベタ面層間配線層検出部901で検出された配線層が少なくとも1層あった場合に、検出された配線層を内層の耐タンパ性 配線層とする。

[0069.]

耐タンパ性層間配線部903は、耐タンパ性を要する信号の配線を行うが、内層の配線を行うときには、配線層として、耐タンパ性配線層を優先的に選択する

[0070]

図10は実施の形態5の処理の流れを示すものである。

[0071]

図11に、例としてベタ面層を持つ6層の多層基板を示す。同図において、多層基板は便宜上表面として、表層である第1層1101と、内層である第2層1102、第3層1103、第4層1104、第5層1105と、便宜上裏面として、表層である第6層1106から構成される。

[0072]

ベタ面層間配線層検出部901は、ベタ面層として設計された第2層1102 と第5層1105間の配線層である、第3層1103及び第4層1104をベタ 面層間配線層として検出する(ステップ1001)。

[0073]

耐タンパ性配線層決定部902は、ベタ面層間配線層として検出された第3層 1103及び第4層1104を耐タンパ性配線層1108、1109として決定 する(ステップ1002)。

[0074]

耐タンパ性層間配線部903は、耐タンパ性を要する信号の配線を行う。そのとき、内層での配線を行う場合には、配線層として耐タンパ性配線層1108、1109を優先的に選択し、配線を行う(ステップ1003)。

[0075]

なお、耐タンパ性配線層決定部902において、耐タンパ性配線層が検出されなかった場合であっても、ベタ面層が検出された場合は、検出されたベタ面層よりも内層にある配線層を、耐タンパ性配線層としてもよい。

[0076]

以上のように、本実施の形態による配線方法及び配線装置は、耐タンパ性を要する信号線の内層での配線を行うときに、ベタ面で挟まれた層があった場合に、 そのベタ面で挟まれた層を配線層とすることで、非接触プロービングに対する耐 タンパ性をもった基板の設計を行うことができるという効果がある。

[0077]

(実施の形態6)

図12は、本発明の実施の形態6における構成を示すブロック図である。同図

において図3のブロック図と同じ符号の構成要素は同一なため、説明を省略し、 以下異なる点を中心に説明する。

[0078]

図12において、1201は耐タンパ性配線領域検出部、1202は耐タンパ 性ベタ面層検出部、1203は耐タンパ性プレーン発生部である。

[0079]

耐タンパ性配線領域検出部1201は、耐タンパ性を要する信号の内層での配線が有する領域を検出する。

[0080]

耐タンパ性ベタ面層検出部1202は、耐タンパ性を要する信号の内層での配線が存在する層の上層および下層にある配線層を耐タンパ性ベタ面層として設定する。

[0081]

耐タンパ性プレーン発生部1203は、耐タンパ性ベタ面層として設定された層に、耐タンパ性配線領域と同一形状、またはそれ以上の領域を有するプレーンを発生する。

[0082]

図13は実施の形態6の処理の流れを示すものである。

[0083]

図14に、例として6層基板の一部についての概略図を示す。同図において、1401は第2層、1402は第3層、1403は第4層であり、いずれも内層の配線層である。1404は耐タンパ性を要する信号の内層の配線が有する領域、1405は第2層1401のプレーン、1406は第4層1403のプレーン、1407はビアである。

[0084]

耐タンパ性配線領域検出部1201は、耐タンパ性を要する信号の内層の配線 が有する領域1404を検出する(ステップ1401)。

[0085]

耐タンパ性ベタ面層検出部1202は、耐タンパ性を要する信号の内層の配線

1404が存在する第3層1402の上層の配線層である第2層1401、また 、下層の配線層である第4層1403を耐タンパ性ベタ面層として設定する(ス テップ1402)。

[0086]

耐タンパ性プレーン発生部1203は、耐タンパ性ベタ面層として設定された第2層1401と第4層1403に、耐タンパ性を要する信号の内層の配線が有する領域1404より大きな領域を占めるプレーンを発生する(ステップ1403)。

[0087]

なお、発生したプレーンは、グランドもしくは電源に接続することが望ましい

[0088]

以上のように、本実施の形態による配線方法および配線装置は、耐タンパ性を要する信号線の内層での配線を挟むようにプレーンを発生させることで、非接触プロービングに対する耐タンパ性をもった基板の設計を行うことができるという効果がある。

[0089]

(実施の形態7)

図15は、本発明の実施の形態7における構成を示すブロック図である。同図において図3のブロック図と同じ符号の構成要素は同一なため、説明を省略し、以下異なる点を中心に説明する。

[0090]

図15において、1501は露出配線検出部、1502は露出配線情報生成部、1503は出力部である。

[0091]

露出配線検出部1501は、耐タンパ性を要する信号の表層の配線上に部品が 配置されていない領域があった場合、露出配線として検出する。

[0092]

露出配線情報生成部1502は、露出配線検出部1501で検出された露出配

線のネット名や、座標などの情報を生成する。

[0093]

出力部1503は、露出配線検出部で検出された、耐タンパ性を要する信号の 表層の配線の領域情報を出力する。

[0094]

図16は実施の形態7の処理の流れを示すものである。

[0095]

図17(a)に検出される耐タンパ性を要する信号の配線の例を示す。同図において、1701、1702は耐タンパ性を要する信号の表層の配線、1703は耐タンパ性を要する信号の配線ビア、1704は耐タンパ性を要する信号の内層の配線、17050部品領域である。

[0096]

露出配線検出部1501は、耐タンパ性を要する信号の表層の配線1701、1702及び配線ビア1703を検出し、さらに、表層に配置された部品1705の部品領域1706を検出し、耐タンパ性を要する信号の配線1701、1702および配線ビア1703のなかで、部品領域1706を含まない耐タンパ性を要する信号の表層の配線1702及び配線ビア1703を検出する(ステップ1601)。

[0097]

露出配線情報生成部1502は、露出配線検出部で検出された、耐タンパ性を要する信号の表層の配線1702及び配線ビア1703に関する、ネット名や座標などの情報を生成する(ステップ1602)。

[0098]

露出配線情報出力部1503は、露出配線情報生成部1502で生成された露 出配線情報を出力する(ステップ1603)。

[0099]

図17(b)は表示の一例である。同図において、1707は露出配線、1708は、露出配線1707が存在することを知らせるメッセージの表示である。

[0100]

なお、図17(b)の表示は一例であり、露出配線情報出力1603において、露出配線1707をハイライト表示又は色を変えての表示でもよいし、露出配線1607の層や座標などのデータをファイルに出力してもよい。

[0101]

以上のように、本実施の形態によるチェック装置は、配置配線設計を行った基板において、耐タンパ性を要する信号線の内層の箔が表層にあり、かつその表層の配線が部品によって覆われていない場合にその配線に関する情報を出力することで、耐タンパ性の低い設計が行われていることを警告し、人為的ミスによる耐タンパ性の低下を防ぐという効果がある。

[0102]

【発明の効果】

以上のように、本発明によれば、

耐タンパ性を要する信号配線の表層にある箔及びビアが全て多層基板上の部品の表層の部品領域内にあることで、プロービングが困難となり、耐タンパ性が増すという効果が得られる。

[0103]

また、内層に配線された信号線がプレーンによって挟まれることで、磁気プローブなどの非接触プロービングに対する耐タンパ性が増すという効果が得られる

[0104]

また、基板の設計において、配置が完了した状態から配線を行うときに、配置 された部品の直下で表層の配線を行うことで、プロービングが困難な、耐タンパ 性のある基板の設計を行うことができるという効果が得られる。

[0105]

また、耐タンパ性を要する信号線に接続する部品を配置し、耐タンパ性を要する配線を行ってから、表層にある配線を隠すようにその他の部品を配置することで、耐タンパ性のある基板の設計を行うことができるという効果が得られる。

[0106]

また、耐タンパ性を要する信号線の内層での配線を行うときに、ベタ面で挟まれた層があった場合に、そのベタ面で挟まれた層を配線層とすることで、非接触プロービングに対する耐タンパ性をもった基板の設計を行うことができるという効果が得られる。

[0107]

また、耐タンパ性を要する信号線の内層での配線を挟むようにプレーンを発生 させることで、非接触プロービングに対する耐タンパ性をもった基板の設計を行 うことができるという効果が得られる。

[0108]

また、配置配線設計を行った基板において、耐タンパ性を要する信号線の内層 の箔が表層にあり、かつその表層の配線が部品によって覆われていない場合にそ の配線に関する情報を出力することで、耐タンパ性の低い設計が行われているこ とを警告し、人為的ミスによる耐タンパ性の低下を防ぐという効果が得られる。

【図面の簡単な説明】

【図1】

本発明の実施の形態1の多層基板を示す断面図

【図2】

本発明の実施の形態2の多層基板を示す断面図

【図3】

本発明の実施の形態3の構成を示すブロック図

【図4】

本発明の実施の形態3の処理の流れを示すフローチャート

【図5】

本発明の実施の形態3による多層基板を示す図

【図6】

本発明の実施の形態4の構成を示すブロック図

【図7】

本発明の実施の形態4の処理の流れを示すフローチャート

【図8】

本発明の実施の形態4による多層基板を示す図

【図9】

本発明の実施の形態5の構成を示すブロック図

【図10】

本発明の実施の形態5の処理の流れを示すフローチャート

【図11】

本発明の実施の形態5による多層基板を示す図

【図12】

本発明の実施の形態6の構成を示すブロック図

【図13】

本発明の実施の形態6の処理の流れを示すフローチャート

【図14】

本発明の実施の形態6による多層基板を示す図

【図15】

本発明の実施の形態7の構成を示すブロック図

【図16】

本発明の実施の形態7の処理の流れを示すフローチャート

【図17】

本発明の実施の形態7による表示の一例を示す図

【符号の説明】

101, 114, 501, 511, 801, 803 耐タンパ性を要する信号 に接続する部品

102,115,523,524,802,804 耐タンパ性を要する信号に接続する端子

103, 111, 112, 113, 805, 806, 808, 810, 140 4, 1701, 1702 耐タンパ性を要する信号の配線の箔

104,105,106,807,809,1407,1703 耐タンパ性を要する信号の配線のビア

107, 108, 109, 110, 503, 505, 507, 509, 170

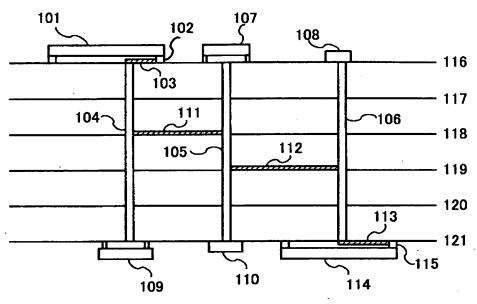
5 基板上に配置された部品

- 116,513,1101 第1層
- 117, 514, 1102, 1401 第2層
- 118, 515, 1103, 1402 第3層
- 119, 516, 1104, 1403 第4層
- 120, 517, 1105 第5層
- 121,518,1106 第6層
- 201, 202, 1405, 1406 プレーン
- 301 コマンド入力部
- 302 データ入力部
- 303 コマンド入力解析部
- 304 表層配線可能領域設定部
- 305 ビア可能領域設定部
- 306 内層配線可能領域設定部
- 307 耐タンパ性配線部
- 308 設計情報記憶部
- 3 0 9 表示部
- 502, 504, 506, 508, 510, 512, 1706 部品の領域
- 519, 520, 521, 817 ビア可能領域
- 522 内層配線可能領域
- 601 耐タンパ性部品検出部
- 602 耐タンパ性部品配置部
- 603 耐タンパ性信号配線部
- 604 耐タンパ性表層配線領域検出部
- 605 残り部品配置部
- 808,1704 耐タンパ性を要する信号の内層の配線
- 811 第1層の耐タンパ性配置領域
- 812 第1層と第4層の耐タンパ性配置領域
- 813 第4層の耐タンパ性配置領域

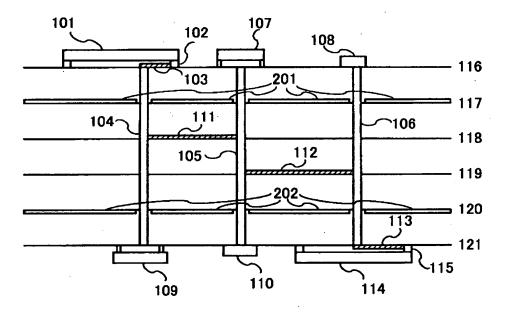
- 814, 815, 816 耐タンパ性を要する表層の配線を覆う部品
- 901 ベタ面層間配線層検出部
- 902 耐タンパ性配線層設定部
- 903 耐タンパ性層間配線部
- 1107, 1110 ベタ面層
- 1108, 1109 ベタ面層間配線層
- 1201 耐タンパ性配線領域検出部
- 1202 耐タンパ性ベタ面層検出部
- 1203 耐タンパ性プレーン発生部
- 1501 露出配線検出部
- 1502 露出配線情報生成部
- 1503 露出配線情報出力部
- 1707 露出配線

【書類名】 図面

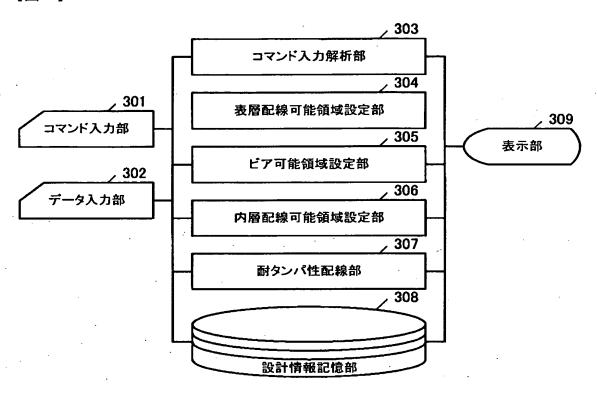
【図1】



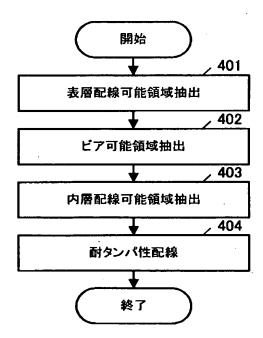
【図2】



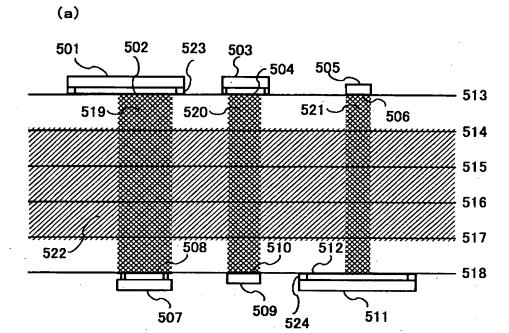
【図3】

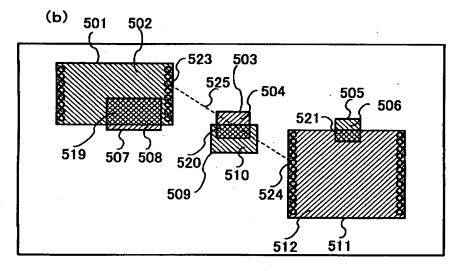


【図4】

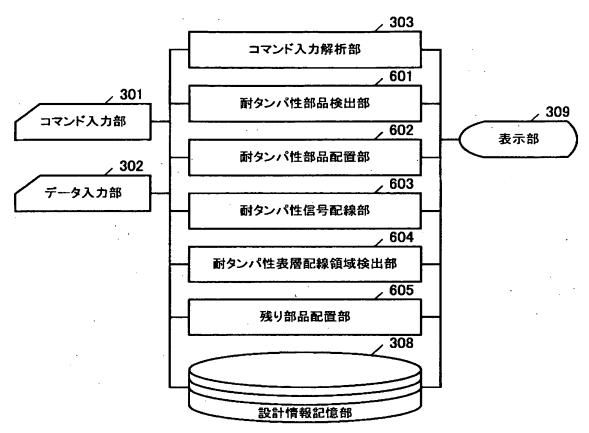


【図5】

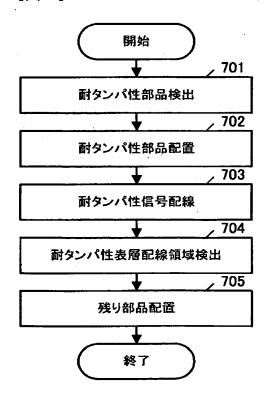




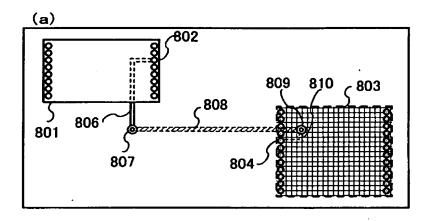
【図6】

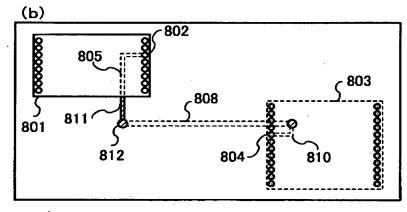


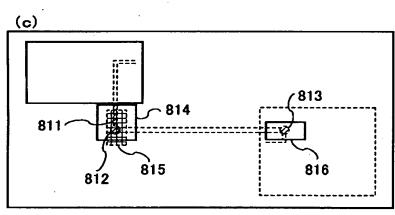
【図7】

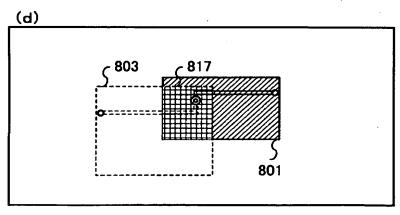


【図8】

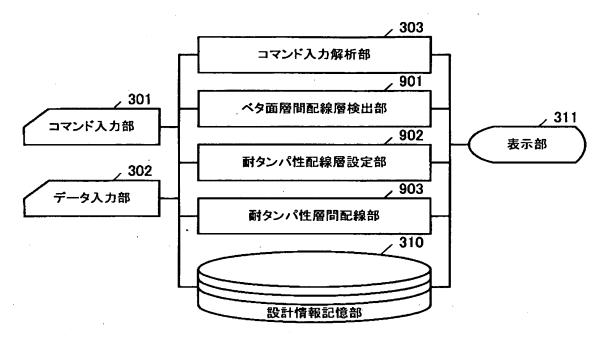




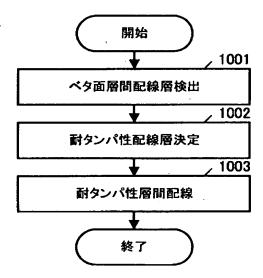




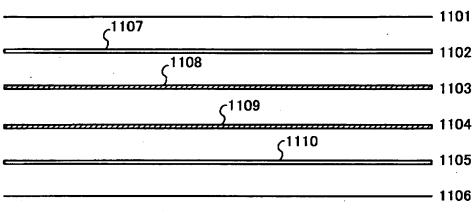
【図9】



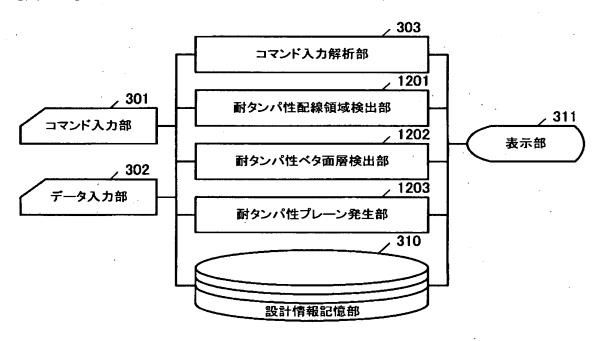
【図10】



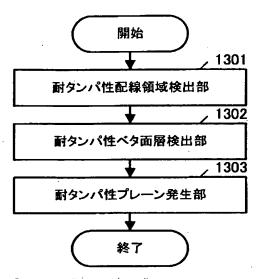
.【図11】



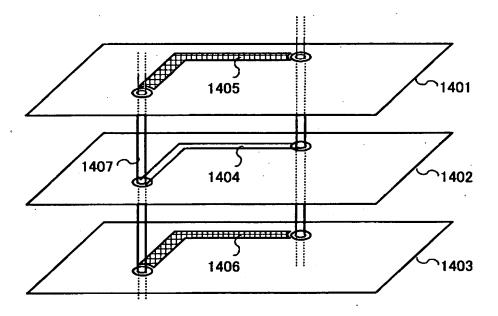
【図12】



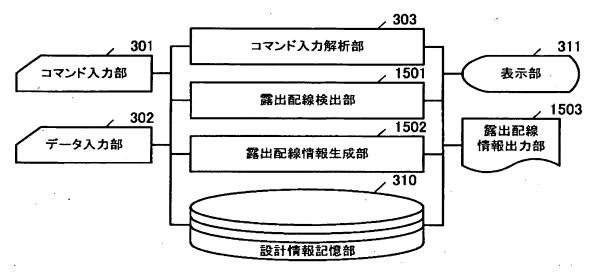
【図13】



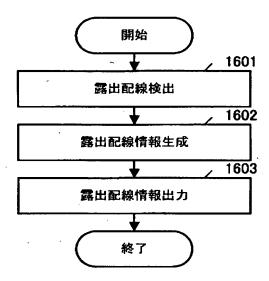
【図14】



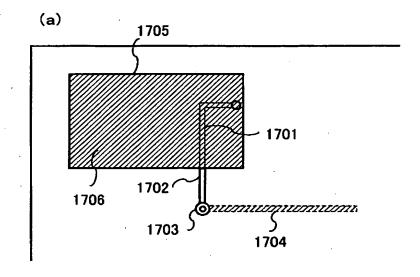
【図15】

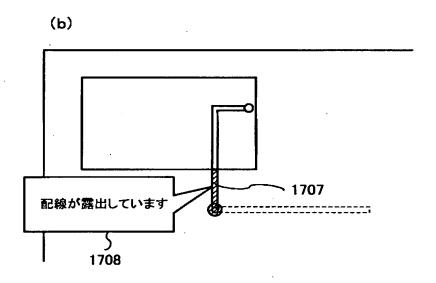


【図16】



【図17】





【書類名】 要約書

【要約】

【課題】 多層基板において、簡便かつ経済的に耐タンパ性を向上させる配置 配線方法及びそれを実現する装置及び基板を提供する。

【解決手段】 耐タンパ性を要する信号配線の表層にある箔及びビアが全て前 記多層基板上の部品の表層の部品領域内にあるようにする。

【選択図】 図1

出願人履歴情報

識別番号

[000005821]

1.変更年月日

1990年 8月28日

[変更理由]

新規登録

住 所

大阪府門真市大字門真1006番地

1 . .

氏名

松下電器産業株式会社